## EUROPEAN PATENT OFFICE

1328ZK

## Patent Abstracts of Japan

PUBLICATION NUMBER

57015431

PUBLICATION DATE

26-01-82

APPLICATION DATE

30-06-80

**APPLICATION NUMBER** 

55090115

APPLICANT: MITSUBISHI ELECTRIC CORP:

**INVENTOR:** 

TACHIKAWA TORU;

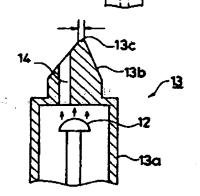
INT.CL.

H01L 21/58 // H01L 21/78

TITLE

**PUSHING UP COLLET OF AUTOMATIC** 

**DIE BONDER** 



ABSTRACT: PURPOSE: To readily separate a chip without fail by providing a pushing up surface having a small area at the tip of a pushing up member of a pushing up collet wherein a light emitting device is housed in a hollow part, and providing a small hole for a light path in the vicinity of the pushing up surface.

> CONSTITUTION: The chip 11 which is bonded to tape 10 is separated by pushing up the pushing up collet 13, sucked and held by a sucking collet 3, and transferred to a bonding part. At this time, a light receiving device 5 provided in a reciprocating head 2 receives the light from the light emitting device 12 in order to check the sucking of the chip 11. The area of the pushing up surface 13c of the pushing up collet 13 is small, and e.g., the diameter is about 0.1mm. The small hole 14 which is in parallel with the pushing up direction is provided in the vincinity of the push up surface. The diameter of the hole is such that the light required for checking the presence or absence of the chip can pass. In this constitution, the chip 11 can be readily separated from the tape 10, and the troubles such as pick-up errors, deviation of positions, and deviation of angles can be prevented.

COPYRIGHT: (C)1982,JPO&Japio

THIS PAGE BLANK (USPTO)

(1) 日本国特許庁 (JP)

①特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭57—15431

Int. Cl.<sup>3</sup>
H 01 L 21/58
H 01 L 21/78

識別記号

庁内整理番号 7638--5F 7131--5F 砂公開 昭和57年(1982)1月26日

発明の数 1 審査請求 未請求

(全 5 頁)

**匈自動ダイボンダの突上げコレツト** 

创特

願 昭55-90115

22出

額 昭55(1980)6月30日

⑫発 明 者 石橋光治

伊丹市瑞原 4 丁目 1 番地三菱電 機株式会社北伊丹製作所内 の発 明 者 立川透

伊丹市瑞原 4 丁目 1 番地三菱電機株式会社北伊丹製作所内

①出 願 人 三菱電機株式会社

東京都千代田区丸の内2丁目2

番3号

⑪代 理 人 弁理士 葛野信一

外1名

明 翻 套

1. 発明の名称

自動ダイポングの突上げコレット

- 2. 特許請求の範囲
- (1) 内部空間に投光器を収容した中空部材と、 該中空部材から外部に突出した突上げ部材と、 突上げ部材の先端に位留する小面積の突上げ面と、 該突上げ面の折傍から該中空部材の内部空間に至 る細孔とを 傭え、 該細孔は 該突上げ面が半導体チップを 突上げる 突上げ方向に ほぼ 平行に 延在して いることを特徴とする自動ダイボングの 突上げっ
- (2) 突上げ面の寸法は 0.1 四以下であることを 特徴とする特許錦求の範囲第 1 項配収の自動ダイ ポンダの突上げコレット。
- 3. 発明の詳細な説明

この発明は半導体装置の組立てに使用される自動ダイボンダの突上げコレットに関するものである。

近年半導体装置の組立て工程における自動化の

避風には著しいものがあるが、その中でも、半導体チップを半導体装置用フレームに接続する自動 ダイボンダは最も重要な装置の一つである。

世来との種の装置として第1図に示すようなものが用いられていた。同図においてアーム(1)に装着されたヘッド(2)は、水平方向の往復および上下動が可能であり、その下面に必着コレット(3)は吸気用の細孔を備えている。必替コレット(3)は吸気用の細孔を有しており、真空ホース(4)を通じて図示したい真空排気装置に接続されている。ヘッド(2)の下面には吸管コレット(3)と並んで受光器(5)が設けられている。ヘッド(2)の水平動の経路の下方には突上げコレット(6)が装着されている。この突上げコレット(6)の先端から上方に投ぜられる。

とのような自動ダイポンダ化よつてダイポンデイングを行なう場合、第2図に示すようにヘッド(2)の水平登略の下方にヒーダ(7)を内蔵したプラテン(8)を殴き、との上に半導体装置用フレー

(1)

A (9) を戦闘する。他方、突上げコレット (6) の 上方には接着シート (10)に貼付けられた半導体チ ップ (11)が配置される。この半導体チップ (11)が 貼付けられた接着シート (10) は水平面内での移動 が自由であり、図示しない監視カメラによる抑出 結果に基づいて選択された良品の半導体チップ (11)を突上げコレット(6)の上に位置合わせする。 とこでヘッド(2)が水平移動して眩半導体テップ (11)の上方に達すると、第3図に示すよりに下か 5突上げコレツト (6) が上昇して半導体チップ (11)を突上げ、接着テープ(10)から剝がす。との 時同時化ヘッド(2)が下降し、破剤コレット(3) により半導体チップ(11)を吸着保持する。半導体 チップ (11)を保持したヘッド (2) は先の怪路を逆 化移動して第4図に示すように半導体装置用フレ ~ム (9) の金メツキ等が施された接続個所に半導 **体チップ (11)を圧着する。酸フレーム (8) はヒー** タ(ア)によつて加熱されているため、半導体チッ プ(11)は財フレーム(9) 化酪着され、ポンディン グが完了する。上述したポンディング工程におい

(3)

上げコレット (6) は第5 図に示すよりに先端が細くなつた円筒状の保持台 (6a)と、その先端に嵌込まれた突上げ部 (6b)とによつて構成される。この突上げ部 (6b)は透光性を有し、その怪は先端に向かつて小さくなり、先端に小面積の突上げ前 (6c)のが設けられている。ここで、この突上げ前 (6c)の 5 5 実際に光を通すのは平たんな突上げ前 (6c)の範囲のみであり、テーパ部は加工による要面の凹凸が 敬しくて事実上光を通さない。 従って、受光器 (5) によつて検出されるに十分な光を通すために突上げ平面 (6c)の寸法として最低 0.3~0.4 mmの 個色が必要である。

しかしながら、この突上げ面(6o)の寸法が大きいと、第 6 図に示すように突上げコレット(6)が、接着テーブ(10)を介して半導体チップ(11)を突上げる際に眩半導体チップ(11)と広い面積で接触するために、半導体チップ(11)が接着テーブ(10)から剝がれにくくなる。このため眩半導体累子(11)が吸着コレットによつてビックアップされ損なつたり、正常な位置からずれたり匂いたりした状態

特別昭57-15431(2)

て、ヘッド(2)が半導体チップ(11)を吸消に向か う往路においては、受光器 (5) が吸治コレット(3) に先行して半導体チップ(11)の上方を通過するが、 との時、目的の半導体チップ (11)が突上げコレッ ト(6)の上に位置していれば、投光器 (12)の光は 餃半導体チップ (12)にさえぎられて受光器 (5) に 達するととはない。しかるに第3図のように半導 体チツブ (11)を吸菊したヘッド (2) が、酸半導体 チップ (11)を保持したまま半導体装置用フレーム (9) に向つて戻る復路においては、受光器(5) は 吸着コレツト(3)の後を追り形となるために、吸 着コレツト (3) が半導体チップ (11)を正しく吸着 してピックアップした協合には、奥上げコレット (6) の上方を通過する際に投光器 (12)の光が受光 器(4)によつてキャッチされる。このように突上 **げコレット(6) に投光器(12)を設け、その光が、** ヘッド(2)の往路においては受光器(5)に入射す ることなく、かつ復路においては入射することに より、半導体チップ (11)が正常にピックアップさ れたととが判断されるようになつている。との突

(4)

でピックアップされる欠点が生じた。

この発明の目的は、ピックアップミスやチップ 位置ずれ、角度ずれ等をなくした自動ダイポンダ の突上げコレットを掛供することにある。

このような目的を達成するために、この発明による自動ダイポングの突上げコレットは、チップ 有無検出用の光の経路となる部分を半導体テップ を穿上げる部分とは別個に設けたことにより、受光器に感知されるに十分の光量を確保しつつ、 酸 突上げ面の面積を十分に小さくして突上げ効果を 高めたものである。以下図面を用いてこの発明に よる自動ダイボングの突上げコレットを詳細に説明する。

第7図は、この発明による自動タイポンダの突上げコレットの一実施例を示す断面図である。同図にかいて突上げコレット (13)は円備部材 (13a) かよびその先端に突出した突上げ部材 (13b) によって構成され、該円 簡部材 (13a) の内部空間には投光器 (12)を有している。この突上げコレット (13)は、第1図に示す突上げコレット (6) と同僚

に同図に示すような自動ダイポングの一部として 使用される。上述した突上げ部材 (13b) は先端に 向かつて翻くテーバ加工が施され、その最先端面 は順色 0.1 皿の都小な突上げ面 (13c) を構成して いる。この突上げ面 (13c) の近份のテーパ面から 円簡部材 (13a) の内部空間まで、突上げ部材 (13b) を貫通して柳孔 (14)が突上げ方向に沿つて健狂し ている。以下、上記構成による自動ダイポンダの 突上げコレットを用いてダイボンディングする場 合について詳細に説明する。

先ず、第2図に示すと同様にボンディングの対象となる半導体装留用フレーム(§)と半導体チツブ(11)とを配假する。ヘッド(2)が目的の半導体チップ(11)まで水平移動すると、第8図に示すように下から突上げコレット(13)が上昇して半導体チップ(11)を突上げ、接着テープ(10)から貼がす。この時、第3図に示すと同様にヘッド(2)が下降し、吸着コレット(3)の下端に餃半導体チップ(11)を吸着する。次いでヘッド(2)は半導体チップ(11)を吸着する。次いでヘッド(2)は半導体チップ(11)を吸着けしたまま半導体装置用フレー

(7)

とのように突上げコレットによる突上げ効果が増大する結果、ビックアップミスやチップの位置すれ、角度すれ等の機会が減少する。

以上説明したようにとの発明による自動ダイポ ングの突上げコレットによれば、半導体チップが **敬着コレットによつて正常にピックアップされた** かを判断するのに必要なチップ有無検出用の光を 投する係路として、半導体チップを突上げる先端 部からずらした位爵に細孔を殴けたことにより、 検出用の光量を減少させることなしに、従来0.3 ~ 0.4. 四必要であつた突上げ面の寸法を 0.1 四以 下と小さくするととができる。従つて、接着テー プに貼られた半導体チップを散接着テープを介し て突上げた時の接触面積が小さくなるため半導体 チップを突上げて接着テーブから剝がす効果が増 大する。との結果、吸 コレットは容易化半導体 チップを吸着し、ピックアップミスや、チップ位 間ずれ、角度ずれ等のトラブルを放少させるとと ができる効果を有する。

4. 図面の簡単な説明

特開昭57-15431(3)

ム(9)に向かつて良り、遅んで米た半導体チップ (11)を該半導体装削用フレーム(9)の所能個所に 浴粉させる。との時も、半導体チップ (11)が确実 化敷着されかつ概送されたかの判断は、枚光器 (12)の発する光がヘッド(2)の往路においては受 光器 (5) によつて受光されずかつ復路においては 受光されるととによつて行なわれる。この協合、 投光器 (13)から発せられる光は突上げ部材 (13b) を貫通する細孔 (14)を通して上方に投ぜられる。 従つて、従来との光を奥上げ面から得ていた場合 のように十分な光量を得るために突上げ前を大き くする必要がないために、突上げ面 (130) はその 直径が0.1 皿と非常に小さく形成されている。と の結果、突上げコレット (13)が半導体チップ (11) を突上げた時化、眩突上げコレツト (13)と半導体 チップ (11)を貼り付けている接管シート (10)とは 極く小さな面積で接触する。従つて半導体チップ (11)と接着シート (10)との捻触面積も小さくなる ため、吸觜コレツト(3)によつて吸引された時に 容易に剝れて眩吸者コレット(3)に吸着される。

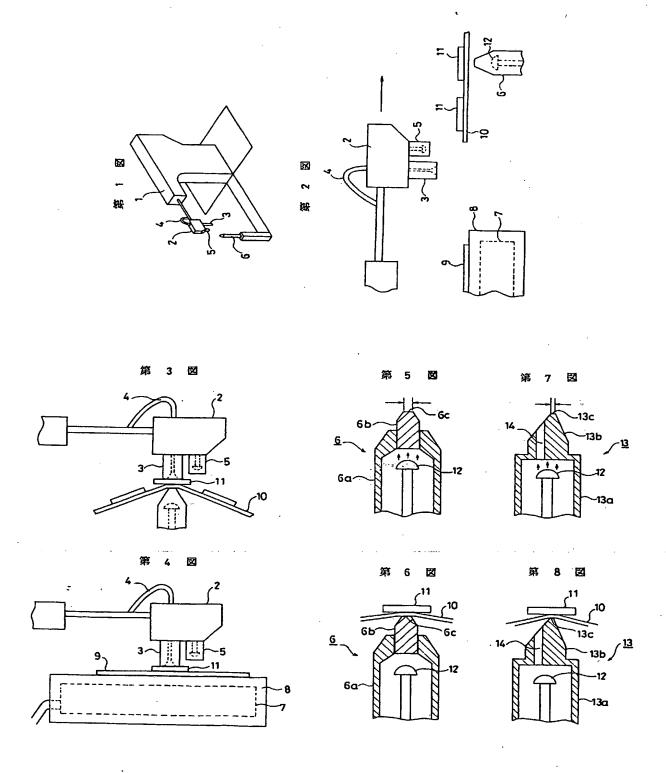
(8)

第1 図は従来の自動ダイボングの一例を示す斜 税図、第2 図 ないし第4 図は第1 図の要部を示す 正面図、第5 図 および第6 図は従来の自動ダイボ ングの変上げコレントの一例を示す助面図 および その突上げ動作を示す一部断面図、第7 図 および 第8 図はこの発明による自動ダイボングの突上げ コレントの一実施例を示す断面図およびその突上 げ動作を示す一部断面図をこる。

(11)・・・・半導体チップ、(12)・・・・投光 設、(13)・・・・突上げコレット、(13a)・・・ ・円簡部材、(13b)・・・・突上げ部材、(13c) ・・・・突上げ面、(14)・・・- 細孔。

代理人 萬 斯 信 一 (外1名)

## 特開昭57-15431(4)



特別昭57-15431(5)

上

手 続 杣 正 街 (自発) **照和 55**度 11万 11 日

特許庁長官殿



1. 事件の表示

特顯昭 55-90115月

2. 発明の名称

自動ダイポンダの突上げコレット

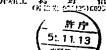
3. 捕正をする者

事件との関係 住 所 名 称 (601) 特許出願人 東京都千代川区丸の内二丁目2番3号 三菱電機株式会社 代設者 <u>港 藤 貞 和</u> 片 山 仁人 郎

4. 代 理 人 住 所

攻 名(6699)

東京都千代田区丸の内二丁目2希3号 三菱電機株式会社内 方理士 賞 野 信



明細者の発明の詳細な説明の欄

を「受光器(5)」と補正する。

(1) 明細書館 4 百萬14~15行の「受光器(4)」

(2)

(1)

THIS PAGE BLANK (USPTO)